

La Macchina ridotta (la CEP prima della CEP)

Happy Hour della Scienza e della Tecnica
ITIS G. Marconi, Pontedera
9 maggio 2014

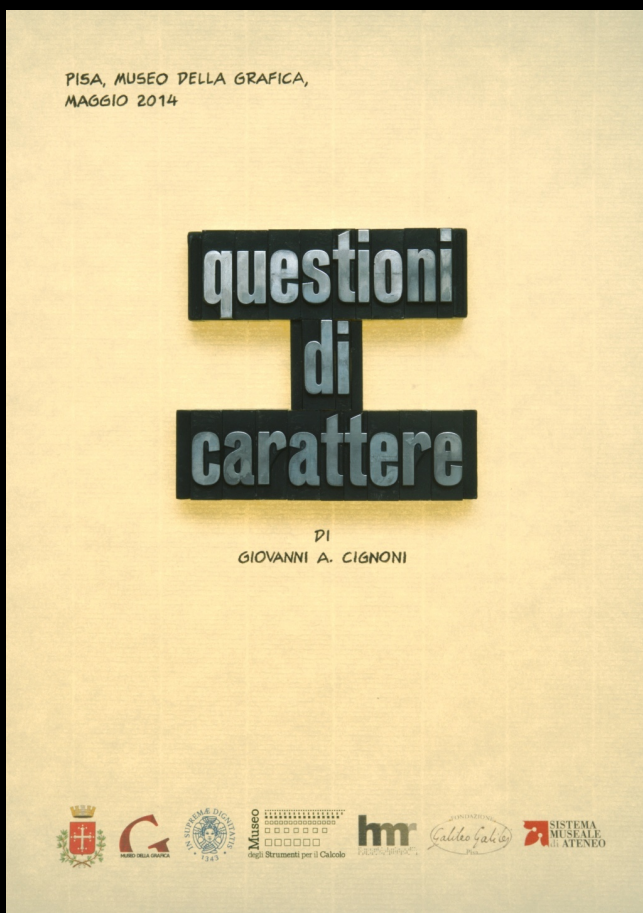
Due parole, sul progetto e sul museo



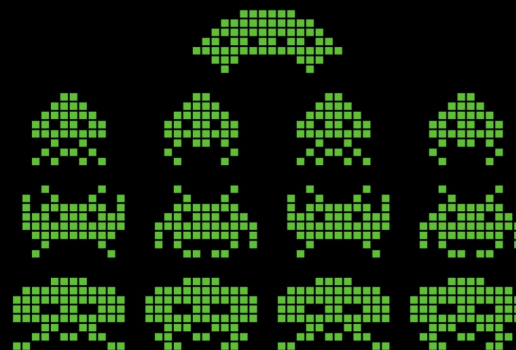
Hackerando la Macchina Ridotta

- Dal 2006
 - Dal 2008, come attività pubblica
 - Dal 2010, al Museo degli Strumenti per il Calcolo
- Partecipanti
 - Dipartimento di Informatica
 - Dipartimento di Ingegneria Informatica
 - INFN, sezione di Pisa
- Attività
 - Ricerca, la MR, la CEP, gli Olivetti, le meccaniche...
 - Diffusione, allestimenti/attività al Museo, Pagina Q...
 - Dintorni, Caruso, cultura popolare, caratteri...

- Dal 2003, commissione ministeriale
 - Riduzione progressiva dei finanziamenti
 - 2010, ricerca, ricostruzioni, apertura continuata
 - Riduzione degli spazi espositivi
- Collezione
 - Ottima copertura sul digitale, cimeli unici
 - 5% esposto
- Caratteristiche
 - Diffusione della cultura scientifica, niente mode
 - Didattica universitaria, rigore storico e tecnologico
 - Tecniche (simulazione) e metodi sperimentali



PREPARE TO BE INVADED



|La Notte dei Vecchi Videogiochi|

Un torneo su un videogioco che ha fatto la storia, visite guidate alle sale del Museo, ospiti e interventi su calcolatori, giochi e dintorni

|Sabato 17 maggio 2014 dalle 16 alle 24|

Museo degli Strumenti per il Calcolo - Università di Pisa
via Bonanno Pisano 2/b



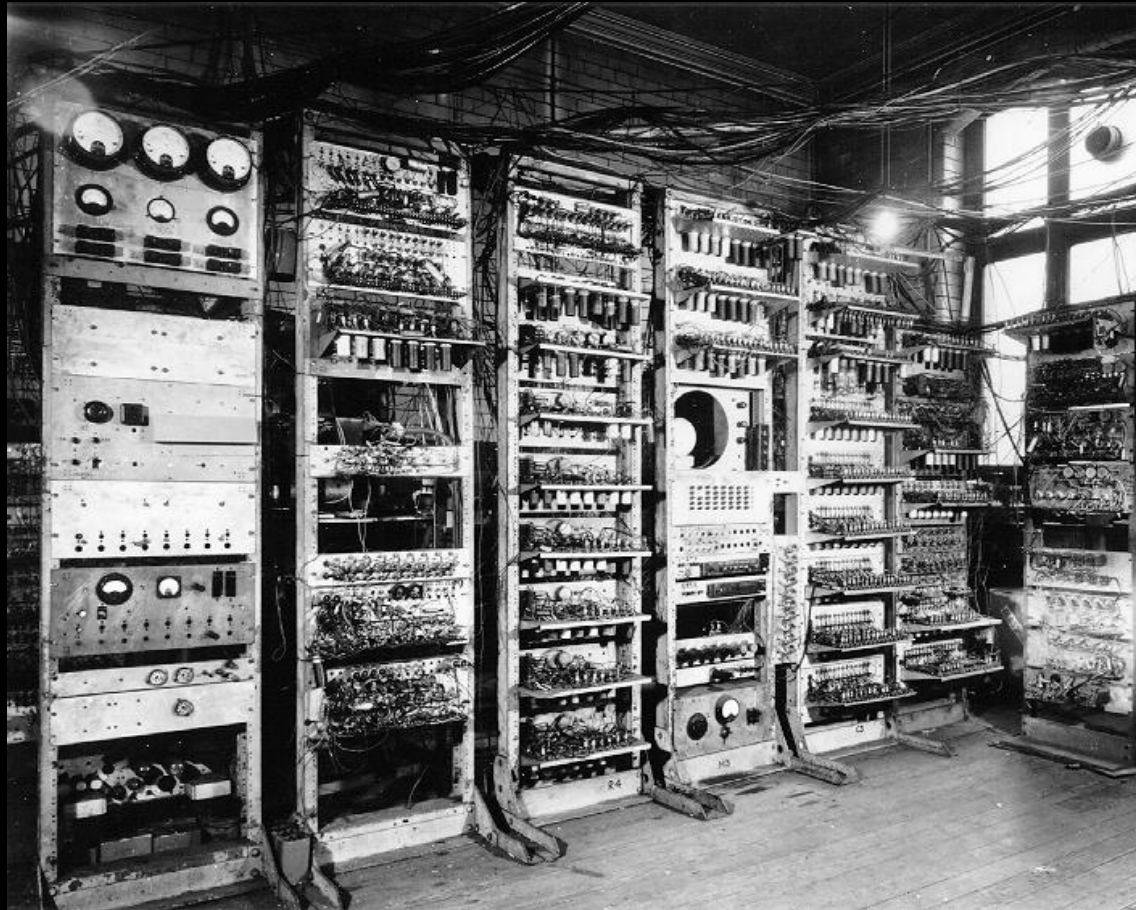
La partecipazione è aperta a tutti e gratuita, per prendere parte al torneo occorre iscriversi al programma, il regolamento e tutte le informazioni sono alla pagina hmr.di.unipi.it/NVV2014
Per le iscrizioni (dal 20/04): francesca.corradi@unipi.it



L'informatica degli anni '50

- 1936, i risultati di Church e Turing
- Vari precursori:
 - 1937-42 ABC Atanasoff-Berry
 - 1940 CNC ai Bell Labs
 - 1943 Zuse Z3
 - 1943-44 Colossus a Bletchley Park
 - 1944 Harvard/IBM Mk1/ASSC
 - 1945 ENIAC
- 1945-46 Rapporti di Von Neumann e di Turing
- 1948 SSEM (Baby) a Manchester

La Baby di Manchester



- 1949, EDSAC, caricatore (in ROM)
- 1950, UNIVAC, A-0... A-2, Arith-Matic...
- 1951-55, IBM
 - 701, proto assembler
 - 650, Symbolic Optimal Assembly Program
- 1952, MIT Whirlwind, George
- 1957, IBM 704, FORTRAN
- 1959, CoDaSyL, COBOL

19/7/48
- Kilburn Highest Factor Routine (amended) -

function	C	26	26 ²	27	line	0	1	2	3	4	5	13	14	15
-26 to C	-b ₁	-	-	-	1	0	0	0	1	1	0	0	1	0
-26 to 26	-	-b ₁	-	-	2	0	1	0	1	1	1	1	0	0
-26 to C	b ₁	-	-	-	3	0	1	0	1	1	0	0	1	0
-26 to 27	-	-	-b ₁	b ₁	4	1	1	0	1	1	1	1	0	0
-23 to C	a	T ₂₆	-b ₂	b ₂	5	1	1	1	0	1	0	0	1	0
subr. 27	a-b ₂	-	-	-	6	1	1	0	1	1	0	0	1	0
stop	-	-	-	-	7	-	-	-	-	-	-	0	1	1
add 20 to 12	-	-	-	-	8	0	0	1	0	1	1	1	0	0
subr. 26	r ₂	-	-	-	9	0	1	0	1	1	0	0	1	0
-25 to 25	r ₂	r ₂	-	-	10	1	0	0	1	1	1	1	0	0
-25 to C	-	-	-	-	11	1	0	0	1	1	0	0	1	0
stop	-	-	-	-	12	-	-	-	-	-	-	0	1	1
stop	0	0	-b ₂	b ₂	13	-	-	-	-	-	-	1	1	1
-26 to C	b ₂	r ₂	-b ₂	b ₂	14	0	1	0	1	1	0	0	1	0
subr. 21	b ₂	-	-	-	15	1	0	1	0	1	0	0	1	0
-26 to 27	b ₂	-	-	b ₂	16	1	1	0	1	1	1	1	0	0
-27 to C	-b ₂	-	-	-	17	1	1	0	1	1	0	0	1	0
-26 to 26	-	-b ₂	-	-	18	0	1	0	1	1	1	1	0	0
22 to 26	r ₂	-b ₂	b ₂	-	19	0	1	1	0	1	0	0	0	0

20	-3	10111 etc
21	1	10000
22	4	00100

or 10100

23	-2
24	b ₂

init.	final
25	-
26	-b ₂
27	b ₂

- Sottoprogrammi...
- Librerie di nastri, letteralmente
- Codice “auto” modificante
- Wheeler jump, sottoprogrammi auto modificanti
- Salto con indirezione, per il ritorno
- Celle parametriche
- Poi, finalmente lo stack

La Macchina Ridotta

- 1954, il sincrotrone mancato, la manovra Fermi
- 1955, il Centro Studi Calcolatrici Elettroniche
- 1956, entra, ufficialmente, Olivetti
- 1957, la Macchina Ridotta
- 1958, le prime applicazioni (servizi!)
- 1959, la crisi, fondi, transistor e separazioni
- 1961, la CEP, in ritardo, ma in gran pompa
- 1962, il CNR e la ripresa

□ Primi acquisti

- 1954, CRC 102A, ottobre, Milano
- 1955, Ferranti Mk1*, primavera, Roma

□ Prime costruzioni

- 1957, Macchina Ridotta, luglio
- 1958, Macchina Zero (Elea 9001V), primavera
- 1959, la macchina di Padova,
- 1959, ELEA 9002, novembre
- 1960, ELEA 9003, primavera
- 1960, ELEA 6001, novembre
- 1961, Calcolatrice Elettronica Pisana, primavera



- Macchina parallela (con il significato del tempo)
- 1024 parole da 18 bit, nuclei di ferrite
- 4/8 μ sec di clock, ~ 70000 istruzioni al sec
- 32 istruzioni
 - Controllo microprogrammato
 - 1 microistruzione di fetch, 1 di execute
- I/O su registri, 2 in, 1 out
 - registri di ingresso, pilotante o pilotato
 - telescriventi e lettori/perforatori di nastro

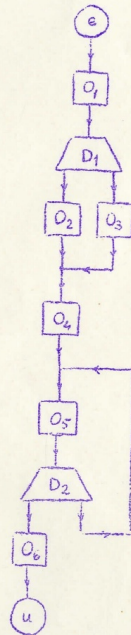
- Nastri perforati, standard telegrafico
 - Legati alla codifica Baudot
 - Introdotti ai primi del 1900 (Murray)
 - Uniformati negli anni '30, CCITT ITA2
 - Periferiche disponibili che parlano a pacchetti di bit
- Pratici
 - Si leggono e si scrivono
 - Si tagliano e si incollano
 - Anche a mano
- Alternativi alle schede perforate (USA vs UK)

- In linguaggio macchina
 - Si penserà al Fortran solo con la CEP
 - Assemblato e relocato a mano (anche minutato?)
- Supporto ai sottoprogrammi
 - Manca il Wheeler jump, nessuno è perfetto
 - Modifica del sottoprogramma da parte del chiamante
- Caricamento di programmi
 - Mnemonico e operando decimale (EDSAC)
 - Previsto nella MR56, sparisce dopo
 - Caricamento di immagini binarie

- Formato fisso per le istruzioni
 - 3 bit (17-15), codice di breakpoint
 - 5 bit (14-10), codice operazione
 - 10 bit (0-9), argomento, indirizzo di memoria
- Codici mnemonici
 - Operando, operazione, destinazione
 - L'altro operando è la cella indirizzata dall'argomento
- Esempi
 - $AM\ x, M[x] = A; \quad B-B\ x, B = B - M[x]$
 - $Z\ x, N = x; \quad Z-A\ x, \text{if } A < 0 \text{ then } N = x$

- 18 -

Sottoprogramma II: tavola I



O_1 : 814
 D_1 : 815
 O_2 : 816-817
 O_3 : 818
 O_4 : 819-822
 O_5 : 823-837
 D_2 : 838
 O_6 : 839-840
 u : 841
 cost.: 842-846

- 19 -

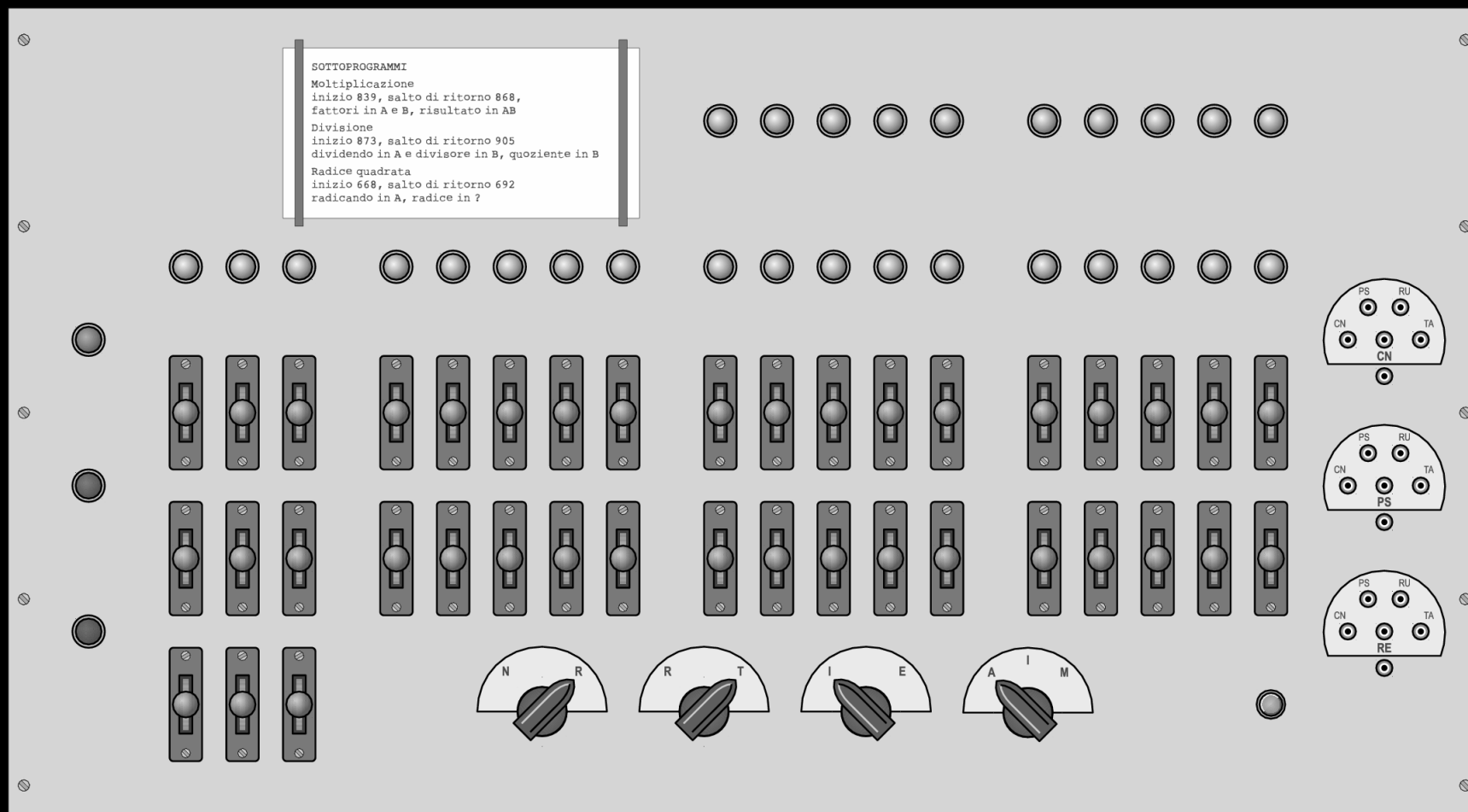
Sottoprogramma II: tavola II

O_1	814	n+A	37	O_5	830	A+A	38
D_1	815	Z+A	818		831	Wd	---
O_2	816	n+A	842		832	AI	38
	817	Z	819		833	BI	37
O_3	818	n+A	843		834	n+A	32
	819	AI	839		835	A+A	29
O_4	820	n+B	37		836	AI	32
	821	nI	38		837	A-A	17
	822	nI	32	D_2	838	Z-A	823
	823	n+A	37	O_6	839	---	---
	824	LpA	29		840	A+A	38
	825	A+A	844	u	841	---	---
	826	AI	827		842	n-A	36
	827	---	---		843	Z	840
	828	AI	829	cost.	844	n+A	845
	829	---	---		845	Z	830
					846	n+A	36

```

100 000 n+A 119 # strt 000 n+A seed // load seed in A
101 000 AM 117 # 000 AM x // copy seed in x to init seq.
102 000 n+A 117 # loop 000 n+A x // load x in A
103 000 Vs 000 # 000 Vs // multiply 2
104 000 Vs 000 # 000 Vs // multiply 4
105 000 Vs 000 # 000 Vs // multiply 8
106 000 Vs 000 # 000 Vs // multiply 16
107 000 Vs 000 # 000 Vs // multiply 32
108 000 Vs 000 # 000 Vs // multiply 64
109 000 Vs 000 # 000 Vs // multiply 128
110 000 A+A 117 # 000 A+A x // multiply 129
111 000 A+A 118 # 000 A+A c // add increment
112 100 AM 117 # 100 AM x // store x+1
113 000 n+B 117 # 000 n+B x // load x in B
114 000 LpB 120 # 000 LpB mask // light off some bits
115 001 BM 121 # 001 BM v // store to visualize
116 000 Z 102 # 000 Z loop // go to generate next number
117 000000 # x 000000 // generated pseudo random value
118 100003 # c 100003 // increment
119 012345 # seed 012345 // seed
120 014798 # mask 014798 // 000 01110 01110 01110
121 000000 # v 000000 // visualized value

```



Il simulatore

□ Modellazione

- Per capire la macchina mentre la si riscopre
- Per tramandarla in un linguaggio moderno
- Per confrontarla con altre macchine

□ Simulazione

- Un modo di provare il modello
- Documentazione incompleta o incomprensibile
- Per completare/verificare il puzzle si va per ipotesi
- Per provare/ricostruire/verificare il software

□ Strumento dimostrativo/educativo (al Museo)